

CHƯƠNG TRÌNH DÒ TÌM CHUYỂN ĐỘNG CỦA MÔI CÀI ĐẶT TRÊN FPGA

LIP TRACKING PROGRAM IMPLEMENTED ON FPGA

Tác giả: *Võ Thị Thu Hồng, Lê Quốc Bảo Trí, Nguyễn Ngọc Tài, Lê Trung Hiếu*

Trường Đại học Bách khoa, TP Hồ Chí Minh; votthuhong@hcmut.edu.vn

Tóm tắt:

Việc dò tìm chuyển động của môi là giai đoạn đầu tiên mang tính quyết định đối với hệ thống nhận dạng thính thị (AVSR). Đây là quá trình phân tách đường viền môi từ các chuỗi video của khuôn mặt. Đã có nhiều giải thuật rất hữu hiệu được đề xuất để cho kết quả phân đoạn chính xác vùng môi. Do độ phức tạp trong tính toán nên đa số các giải thuật này đều được thực hiện hoàn toàn bằng phần mềm. Trong bài viết này, chúng tôi trình bày mô hình mới sử dụng phần cứng để dò tìm chuyển động môi, cài đặt trên FPGA. Công cụ toán học ở đây kết hợp giải thuật phân cụm K-Means và giải thuật tìm đường đi ngắn nhất của Dijkstra. Kết quả thử nghiệm thích hợp với khuôn mặt có sự xuất hiện của râu, răng và xử lý tốt trong trường hợp màu môi không khác biệt nhiều so với vùng ngoài môi. Cấu trúc phần cứng được thiết kế pipeline cho phép tăng đáng kể tốc độ xử lý so với phần mềm (hơn 700 frames/s).

Từ khóa: Dò chuyển động môi; Phân đoạn vùng môi; FPGA; Phân cụm K-Means; Giải thuật Dijkstra; Pipeline.

Abstract:

The first and crucial stage in audio visual speech recognition (AVSR) system is lip tracking. It is the process of partitioning lip contour from facial video sequences. Many efficient algorithms have been developed to achieve good and accurate segmentation. Most of these have to be performed entirely by software because of their complex computation. In this paper, we present a novel hardware-based lip tracking model, implemented on DE2 FPGA (Field Programmable Gate Array) Board of Altera. Our mathematical tool is the combination of K-Means clustering and shortest path Dijkstra algorithms. The experimental results have proved that our proposed technique is well adapted to face with the presence of beard, teeth and even to lips with weak color contrast. The pipeline design in our hardware structure considerably enhances the processing speed (more than 700 FPS) in comparison with software. (FPS: Frames per second)

Key words: Lip tracking; Lip segmentation; FPGA; K-Means clustering; Dijkstra; Pipeline.